

nerac.com
PEOPLE POWERED SEARCHING

my account learning center patent cart document ca

home

searching ▾

patents ▾

documents ▾

toc journal watch ▾

Format Examples

US Patent

US6024053 or 6024053

US Design Patent

D0318249

US Plant Patents

PP8901

US Reissue

RE35312

US SIR

H1523

US Patent Applications

20020012233

World Patents

WO04001234 or WO2004012345

European

EP1067252

Great Britain

GB2018332

German

DE29980239

Nerac Document Number (NDN)

certain NDN numbers can be used for patents

[view examples](#)



6.0 recommended
Win98SE/2000/XP

Patent Ordering

Enter Patent Type and Number: optional reference note

GO

☐ Add patent to cart automatically. If you uncheck this box then you must *click on* Publication number and view abstract to Add to Cart.

25 Patent(s) in Cart

Patent Abstract

Add to cart

EPA 1999-11-17 0923081/EP-A3 **Method for writing and/or erasing a flash EPROM**

INVENTOR- Grimm, Wolfgang Birkenstrasse 16 74254 Offenau DE

INVENTOR- Pruellage, Arno Am Brurain 19-21 76187 Karlsruhe DE

PATENT ASSIGNEE- ROBERT BOSCH GMBH Postfach 30 02 20 70442 Stuttgart DE **DESG. COUNTRIES-** AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LI, LU, MC, NL, PT, SE

PATENT APPLICATION NUMBER- 98121742.5

DATE FILED- 1998-11-16

PUBLICATION NUMBER- 00923081/EP-A3

PUBLICATION DATE- 1999-06-16

PATENT PRIORITY INFORMATION- 19754704, 1997-12-10, DE

INTERNATIONAL PATENT CLASS- G11C01606

PUBLICATION- 1999-06-16, A3, Separate publication of search report; 1999-11-17

FILING LANGUAGE- GER

PROCEDURE LANGUAGE- GER

DESIGNATED COUNTRY- AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LI, LU, MC, NL, PT, SE

LANGUAGE- GER NDN- 113-0093-8347-3

Flash EPROM writing and/or erasing method for motor vehicle control circuitThe method uses a programming or erasing voltage corresponding to a reading voltage of the EPROM (10). To differentiate the programming or erasing

voltage from the reading voltage, programming or erasing algorithms with defined addresses and information are executed in a defined sequence. The algorithms are stored in a volatile memory (12) with a controller (14) providing the commands to initiate the algorithms

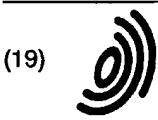
EXEMPLARY CLAIMS- Verfahren zum Beschreiben und/oder Löschen eines flash-EPROMs, wobei eine Programmier- beziehungsweise Loschspannung einer Lesespannung des flash-EPROMs entspricht, und zum Unterscheiden der Programmierbeziehungsweise Loschspannung von der Lesespannung Programmierbeziehungsweise Loschalgorithmen mit definierten Adressen und definierten Daten in einer definierten Reihenfolge abzuarbeiten sind,; dass die Programmier- beziehungsweise Loschalgorithmen in einem fluchtigen Speicher verlagert werden.; Verfahren nach Anspruch 1,; dass eine Aktivierung des fluchtigen Speichers ausschliesslich durch ein externes Programmiergerät erfolgt.; Verfahren nach einem der vorhergehenden Anspruche,; dass eine Übergabe der den Programmier- beziehungsweise Loschalgorithmen zugeordneten Adressinformationen und Dateninformationen über das Programmiergerät erfolgt.

NO-DESCRIPTORS

 **proceed to checkout**

Nerac, Inc. One Technology Drive . Tolland, CT
Phone (860) 872-7000 Fax (860) 875-1749

©1995-2003 All Rights Reserved . [Privacy Statement](#) . [Report a Problem](#)



(19)

Europäisches Patentamt

European Patent Office

Office européen des brevets



(11)

EP 0 923 081 A2

(12)

EUROPÄISCHE PATENTANMELDUNG

(43) Veröffentlichungstag:

16.06.1999 Patentblatt 1999/24

(51) Int. Cl.⁶: G11C 16/06

(21) Anmeldenummer: 98121742.5

(22) Anmeldetag: 16.11.1998

(84) Benannte Vertragsstaaten:

AT BE CH CY DE DK ES FI FR GB GR IE IT LI LU
MC NL PT SE

Benannte Erstreckungsstaaten:

AL LT LV MK RO SI

(30) Priorität: 10.12.1997 DE 19754704

(71) Anmelder: ROBERT BOSCH GMBH

70442 Stuttgart (DE)

(72) Erfinder:

• Grimm, Wolfgang

74254 Offenau (DE)

• Pruellage, Arno

76187 Karlsruhe (DE)

(54) Verfahren zum Beschreiben und/oder Löschen eines flash-EPROMs

(57) Die Erfindung betrifft ein Verfahren zum Beschreiben und/oder Löschen eines flash-EPROMs, wobei eine Programmier- beziehungsweise Löschspannung einer Lesespannung des flash-EPROMs entspricht, und zum Unterscheiden der Programmier- beziehungsweise Löschspannung von der Lesespannung Programmier- beziehungsweise Löschalgorithmen mit definierten Adressen und definierten Daten in einer definierten Reihenfolge abzuarbeiten sind.

Es ist vorgesehen, daß die Programmier- beziehungsweise Löschalgorithmen in einem flüchtigen Speicher verlagert werden.

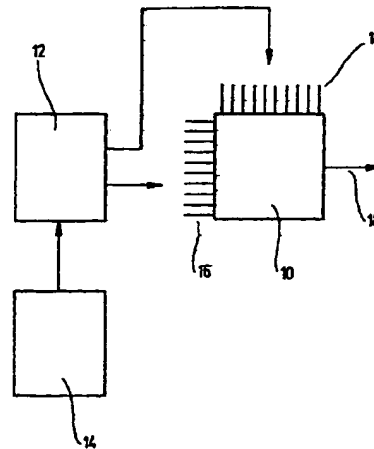


Fig.

EP 0 923 081 A2

Beschreibung

[0001] Die Erfindung betrifft ein Verfahren zum Beschreiben und/oder Löschen eines flash-EPROMs mit den im Oberbegriff des Anspruchs 1 genannten Merkmalen.

Stand der Technik

[0002] Als flash-EPROM (Erasable Programmable Read Only Memory) ausgebildete Halbleiterspeicher sind bekannt. Diese besitzen in einer Matrix angeordnete Speicherzellen, die von ansteuerbaren Transistorschaltungen gebildet werden, die entsprechend eines zu speichernden Dateninhalts in definierte Schaltzustände versetzbar sind. Zum Beschreiben, Überschreiben und/oder Löschen der flash-EPROMs ist bekannt, diese mit einer Programmier- beziehungsweise Löschspannung zu beaufschlagen, wobei entsprechend der gewünschten Abspeicherung definierte Adressen und definierte Daten an die entsprechenden Adress- beziehungsweise Datenleitungen zu geben sind. Beim Einsatz der flash-EPROMs in bestimmten Schaltungsanordnungen, beispielsweise in Steuergeräten von Kraftfahrzeugen, ist es wünschenswert, daß eine Programmier- beziehungsweise Löschspannung der flash-EPROMs einer Lesespannung der flash-EPROMs entspricht, damit kein zusätzliches Spannungspotential bereitzustellen ist. Um das Anliegen einer Programmier- beziehungsweise Löschspannung von der Lesespannung in diesem Fall unterscheiden zu können, ist bekannt, bestimmte Programmier- beziehungsweise Löschalgorithmen zu verwenden, mittels denen ein versehentliches Beschreiben oder Löschen des flash-EPROMs verhindert werden soll. Diese Programmier- beziehungsweise Löschalgorithmen beinhalten eine Bearbeitung einer Routine mit definierten Adressen und definierten Daten. Hierbei wird das flash-EPROM durch eine bestimmte Reihenfolge von Schreibbefehlen auf definierten Adressen und mit definierten Daten angesteuert. Hierbei ist nachteilig, daß infolge zufälliger elektromagnetischer Entladung (EMV), Programmierfehler, Hardwarefehler und/oder Spannungspulse eine zufällige Aktivierung der Programmier- beziehungsweise Löschalgorithmen erfolgen kann, die zu einem ungewollten Überschreiben beziehungsweise Löschen des flash-EPROMs führen können.

Vorteile der Erfindung

[0003] Das erfindungsgemäße Verfahren mit den im Anspruch 1 genannten Merkmalen bietet demgegenüber den Vorteil, daß in einfacher Weise ein unbeabsichtigtes Programmieren beziehungsweise Löschen des flash-EPROMs verhindert werden kann. Dadurch, daß die Programmierbeziehungsweise Löschalgorithmen in einem, dem flash-EPROM logisch zugeordne-

ten, flüchtigen Speicher verlagert werden, wird vorteilhaft erreicht, daß durch zufälliges Beaufschlagen des flash-EPROMs mit einer elektromagnetischen Entladung, Programmierfehler, Hardwarefehler und/oder Spannungspulse, eine versehentliche Überschreibung beziehungsweise Löschung des gespeicherten Inhalts nicht erfolgen kann.

[0004] In bevorzugter Ausgestaltung der Erfindung ist vorgesehen, daß die für die Abarbeitung der Programmierbeziehungsweise Löschalgorithmen notwendigen Adressinformationen und Dateninformationen erst durch ein externes Programmiergerät zum Beschreiben beziehungsweise Löschen des flash-EPROMs bereitgestellt werden. Hierdurch wird vorteilhaft erreicht, daß trotz der im flüchtigen Speicher abgelegten Programmier- beziehungsweise Löschalgorithmen dieser ebenfalls nicht durch einen zufälligen Spannungspuls aktivierbar ist, da die zum Beschreiben beziehungsweise Löschen des flash-EPROMs notwendigen Adress- beziehungsweise Dateninformationen nicht enthalten sind. Somit ist der flüchtige Speicher ohne eine exakte Initialisierung über die notwendigen Adressen- und Dateninformationen nicht aktivierbar. Erst wenn durch eine serielle Kommunikation mit dem Programmiergerät von diesem signalisiert wird, daß eine Programmierung, das heißt Beschreibung, Überschreibung oder Löschung des flash-EPROMs erfolgen soll, können die im flüchtigen Speicher abgelegten Programmier- beziehungsweise Löschalgorithmen mit den notwendigen Adressinformationen beziehungsweise Dateninformationen geladen werden. Dieses Laden des flüchtigen Speichers kann vorzugsweise über einen vom Programmiergerät ausführbaren Befehl oder durch unmittelbare Übergabe nach Herstellung der seriellen Verbindung zwischen dem Programmiergerät und einem das flash-EPROM aufweisenden Steuergerät erfolgen.

[0005] Insgesamt kann durch das erfindungsgemäße Verfahren sichergestellt werden, daß eine erhöhte Sicherheit der in dem flash-EPROM abgelegten Speicherinformationen gegenüber zufälligem Überschreiben beziehungsweise Löschen, insbesondere infolge von auf EMV-Störung zurückzuführender Spannungspulse, verbessert ist. Dadurch, daß die Programmierbeziehungsweise Löschalgorithmen inaktiv sind und diese vorteilhaft zudem die notwendigen Adress- beziehungsweise Dateninformationen nicht enthalten, kann selbst durch ein mehrmaliges, zum Beispiel durch EMV verursachtes Ausführen der Lösch- beziehungsweise Programmieralgorithmen eine Programmierung beziehungsweise Löschung des flash-EPROMs nicht ausgelöst werden, weil diese Algorithmen nicht initialisiert sind.

[0006] Weitere vorteilhafte Ausgestaltungen der Erfindung ergeben sich aus den übrigen, in den Unteransprüchen genannten Merkmalen.

Zeichnung

nen und Dateninformationen über das Programmiergerät erfolgt.

[0007] Die Erfindung wird nachfolgend in einem Ausführungsbeispiel anhand der zugehörigen Zeichnung, die ein Blockschaltbild des Verfahrens zum Beschreiben und/oder Löschen eines flash-EPROMs zeigt, näher erläutert.

5

Beschreibung des Ausführungsbeispiels

10

[0008] In der Figur ist in einem Blockschaltbild die Verschaltung eines flash-EPROMs 10 mit einem flüchtigen Speicher 12 sowie einem Programmiergerät 14 gezeigt. Der EPROM 10 ist über Daten- beziehungsweise Adressleitungen 16 beziehungsweise 18 entsprechend der Matrixanordnung der Speicherelemente des EPROMs 10 programmierbar. Die Programmierung des EPROMs 10 ist über eine hier lediglich angedeutete Leseverbindung 18 abgreifbar.

15

[0009] Zur Programmierung des EPROMs 10 ist der flüchtige Speicher 12 vorgesehen, in dem ein Programmier- und/oder Löschalgorithmus abgespeichert ist. Entsprechend des Programmier- und/oder Löschalgorithmus können die Daten- und Adressleitungen 16 und 18 in bestimmter Reihenfolge angesteuert werden. Die Auslösung des Programmier- und/oder Löschalgorithmus erfolgt über das Steuergerät 14, das einen entsprechenden Befehl gibt. Bevorzugt ist, wenn das Steuergerät 14 die konkreten Adress- und Datenleitungen 16 beziehungsweise 18 dem flüchtigen Speicher 12 vorgibt, an denen der im flüchtigen Speicher 12 abgelegte Programmier- und/oder Löschalgorithmus durchgeführt werden soll.

20

25

30

Patentansprüche

35

1. Verfahren zum Beschreiben und/oder Löschen eines flash-EPROMs, wobei eine Programmierbeziehungsweise Löschspannung einer Lesespannung des flash-EPROMs entspricht, und zum Unterscheiden der Programmierbeziehungsweise Löschspannung von der Lesespannung Programmier- beziehungsweise Löschalgorithmen mit definierten Adressen und definierten Daten in einer definierten Reihenfolge abzuarbeiten sind, **dadurch gekennzeichnet**, daß die Programmierbeziehungsweise Löschalgorithmen in einem flüchtigen Speicher verlagert werden.
2. Verfahren nach Anspruch 1, **dadurch gekennzeichnet**, daß eine Aktivierung des flüchtigen Speichers ausschließlich durch ein externes Programmiergerät erfolgt.
3. Verfahren nach einem der vorhergehenden Ansprüche, **dadurch gekennzeichnet**, daß eine Übergabe der den Programmier- beziehungsweise Löschalgorithmen zugeordneten Adressinformatio-

40

45

50

55

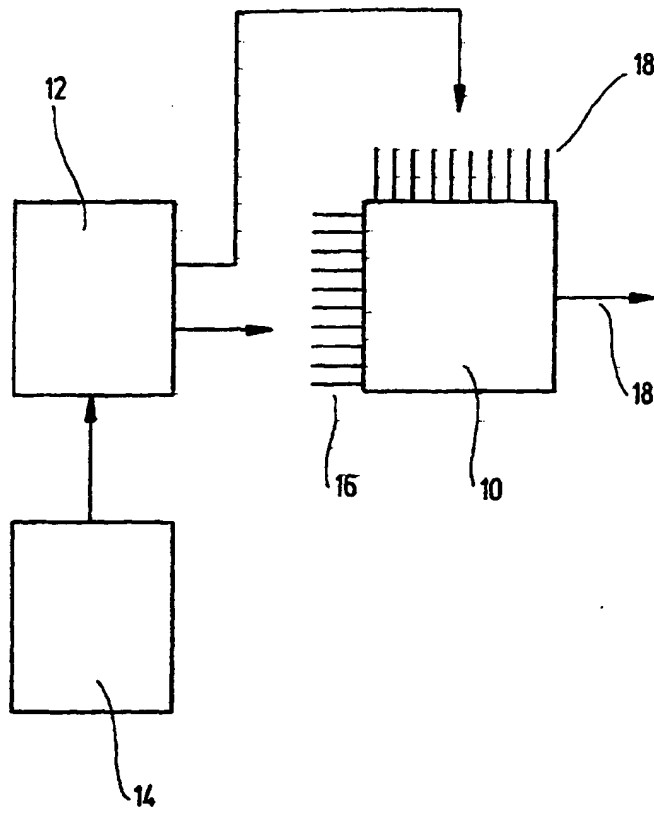


Fig.



Europäisches Patentamt
European Patent Office
Office européen des brevets



(11) **EP 0 923 081 A2**

(12) **EUROPÄISCHE PATENTANMELDUNG**

(43) Veröffentlichungstag:
16.06.1999 Patentblatt 1999/24

(51) Int. Cl.⁶: **G11C 16/06**

(21) Anmeldenummer: 98121742.5

(22) Anmeldetag: 16.11.1998

(84) Benannte Vertragsstaaten:
**AT BE CH CY DE DK ES FI FR GB GR IE IT LI LU
MC NL PT SE**
Benannte Erstreckungsstaaten:
AL LT LV MK RO SI

(71) Anmelder: **ROBERT BOSCH GMBH**
70442 Stuttgart (DE)

(72) Erfinder:
• **Grimm, Wolfgang**
74254 Offenau (DE)
• **Pruellage, Arno**
76187 Karlsruhe (DE)

(30) Priorität: 10.12.1997 DE 19754704

(54) **Verfahren zum Beschreiben und/oder Löschen eines flash-EPROMs**

(57) Die Erfindung betrifft ein Verfahren zum Beschreiben und/oder Löschen eines flash-EPROMs, wobei eine Programmier- beziehungsweise Löschspannung einer Lesespannung des flash-EPROMs entspricht, und zum Unterscheiden der Programmier- beziehungsweise Löschspannung von der Lesespannung Programmier- beziehungsweise Löschalgorithmen mit definierten Adressen und definierten Daten in einer definierten Reihenfolge abzuarbeiten sind.

Es ist vorgesehen, daß die Programmier- beziehungsweise Löschalgorithmen in einem flüchtigen Speicher verlagert werden.

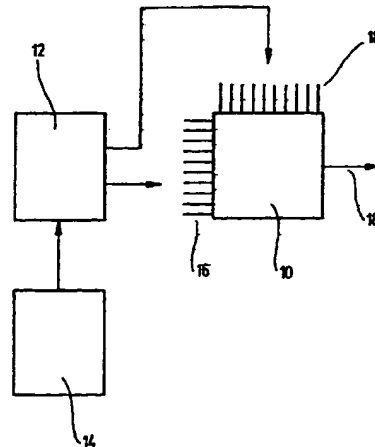


Fig.

EP 0 923 081 A2

Beschreibung

[0001] Die Erfindung betrifft ein Verfahren zum Beschreiben und/oder Löschen eines flash-EPROMs mit den im Oberbegriff des Anspruchs 1 genannten Merkmalen.

Stand der Technik

[0002] Als flash-EPROM (Erasable Programmable Read Only Memory) ausgebildete Halbleiterspeicher sind bekannt. Diese besitzen in einer Matrix angeordnete Speicherzellen, die von ansteuerbaren Transistorschaltungen gebildet werden, die entsprechend eines zu speichernden Dateninhalts in definierte Schaltzustände versetzbar sind. Zum Beschreiben, Überschreiben und/oder Löschen der flash-EPROMs ist bekannt, diese mit einer Programmier- beziehungsweise Löschspannung zu beaufschlagen, wobei entsprechend der gewünschten Abspeicherung definierte Adressen und definierte Daten an die entsprechenden Adress- beziehungsweise Datenleitungen zu geben sind. Beim Einsatz der flash-EPROMs in bestimmten Schaltungsanordnungen, beispielsweise in Steuergeräten von Kraftfahrzeugen, ist es wünschenswert, daß eine Programmier- beziehungsweise Löschspannung der flash-EPROMs einer Lesespannung der flash-EPROMs entspricht, damit kein zusätzliches Spannungspotential bereitzustellen ist. Um das Anliegen einer Programmier- beziehungsweise Löschspannung von der Lesespannung in diesem Fall unterscheiden zu können, ist bekannt, bestimmte Programmier- beziehungsweise Löschalgorithmen zu verwenden, mittels denen ein versehentliches Beschreiben oder Löschen des flash-EPROMs verhindert werden soll. Diese Programmier- beziehungsweise Löschalgorithmen beinhalten eine Bearbeitung einer Routine mit definierten Adressen und definierten Daten. Hierbei wird das flash-EPROM durch eine bestimmte Reihenfolge von Schreibbefehlen auf definierten Adressen und mit definierten Daten angesteuert. Hierbei ist nachteilig, daß infolge zufälliger elektromagnetischer Entladung (EMV), Programmierfehler, Hardwarefehler und/oder Spannungspulse eine zufällige Aktivierung der Programmier- beziehungsweise Löschalgorithmen erfolgen kann, die zu einem ungewollten Überschreiben beziehungsweise Löschen des flash-EPROMs führen können.

Vorteile der Erfindung

[0003] Das erfindungsgemäße Verfahren mit den im Anspruch 1 genannten Merkmalen bietet demgegenüber den Vorteil, daß in einfacher Weise ein unbeabsichtigtes Programmieren beziehungsweise Löschen des flash-EPROMs verhindert werden kann. Dadurch, daß die Programmierbeziehungsweise Löschalgorithmen in einem, dem flash-EPROM logisch zugeordne-

ten, flüchtigen Speicher verlagert werden, wird vorteilhaft erreicht, daß durch zufälliges Beaufschlagen des flash-EPROMs mit einer elektromagnetischen Entladung, Programmierfehler, Hardwarefehler und/oder Spannungspulse, eine versehentliche Überschreibung beziehungsweise Löschung des gespeicherten Inhalts nicht erfolgen kann.

[0004] In bevorzugter Ausgestaltung der Erfindung ist vorgesehen, daß die für die Abarbeitung der Programmierbeziehungsweise Löschalgorithmen notwendigen Adressinformationen und Dateninformationen erst durch ein externes Programmiergerät zum Beschreiben beziehungsweise Löschen des flash-EPROMs bereitgestellt werden. Hierdurch wird vorteilhaft erreicht, daß trotz der im flüchtigen Speicher abgelegten Programmier- beziehungsweise Löschalgorithmen dieser ebenfalls nicht durch einen zufälligen Spannungspuls aktivierbar ist, da die zum Beschreiben beziehungsweise Löschen des flash-EPROMs notwendigen Adress- beziehungsweise Dateninformationen nicht enthalten sind. Somit ist der flüchtige Speicher ohne eine exakte Initialisierung über die notwendigen Adressen- und Dateninformationen nicht aktivierbar. Erst wenn durch eine serielle Kommunikation mit dem Programmiergerät von diesem signalisiert wird, daß eine Programmierung, das heißt Beschreibung, Überschreibung oder Löschung des flash-EPROMs erfolgen soll, können die im flüchtigen Speicher abgelegten Programmier- beziehungsweise Löschalgorithmen mit den notwendigen Adressinformationen beziehungsweise Dateninformationen geladen werden. Dieses Laden des flüchtigen Speichers kann vorzugsweise über einen vom Programmiergerät ausführbaren Befehl oder durch unmittelbare Übergabe nach Herstellung der seriellen Verbindung zwischen dem Programmiergerät und einem das flash-EPROM aufweisenden Steuergerät erfolgen.

[0005] Insgesamt kann durch das erfindungsgemäße Verfahren sichergestellt werden, daß eine erhöhte Sicherheit der in dem flash-EPROM abgelegten Speicherinformationen gegenüber zufälligem Überschreiben beziehungsweise Löschen, insbesondere infolge von auf EMV-Störung zurückzuführender Spannungspulse, verbessert ist. Dadurch, daß die Programmierbeziehungsweise Löschalgorithmen inaktiv sind und diese vorteilhaft zudem die notwendigen Adress- beziehungsweise Dateninformationen nicht enthalten, kann selbst durch ein mehrmaliges, zum Beispiel durch EMV verursachtes Ausführen der Lösch- beziehungsweise Programmieralgorithmen eine Programmierung beziehungsweise Löschung des flash-EPROMs nicht ausgelöst werden, weil diese Algorithmen nicht initialisiert sind.

[0006] Weitere vorteilhafte Ausgestaltungen der Erfindung ergeben sich aus den übrigen, in den Unteransprüchen genannten Merkmalen.

Zeichnung

nen und Dateninformationen über das Programmiergerät erfolgt.

[0007] Die Erfindung wird nachfolgend in einem Ausführungsbeispiel anhand der zugehörigen Zeichnung, die ein Blockschaltbild des Verfahrens zum Beschreiben und/oder Löschen eines flash-EPROMs zeigt, näher erläutert.

5

Beschreibung des Ausführungsbeispiels

10

[0008] In der Figur ist in einem Blockschaltbild die Verschaltung eines flash-EPROMs 10 mit einem flüchtigen Speicher 12 sowie einem Programmiergerät 14 gezeigt. Der EPROM 10 ist über Daten- beziehungsweise Adressleitungen 16 beziehungsweise 18 entsprechend der Matrixanordnung der Speicherelemente des EPROMs 10 programmierbar. Die Programmierung des EPROMs 10 ist über eine hier lediglich angedeutete Leseverbindung 18 abgreifbar.

15

[0009] Zur Programmierung des EPROMs 10 ist der flüchtige Speicher 12 vorgesehen, in dem ein Programmier- und/oder Löschalgorithmus abgespeichert ist. Entsprechend des Programmier- und/oder Löschalgorithms können die Daten- und Adressleitungen 16 und 18 in bestimmter Reihenfolge angesteuert werden. Die Auslösung des Programmier- und/oder Löschalgorithms erfolgt über das Steuergerät 14, das einen entsprechenden Befehl gibt. Bevorzugt ist, wenn das Steuergerät 14 die konkreten Adress- und Datenleitungen 16 beziehungsweise 18 dem flüchtigen Speicher 12 vorgibt, an denen der im flüchtigen Speicher 12 abgelegte Programmier- und/oder Löschalgorithmus durchgeführt werden soll.

20

25

30

Patentansprüche

35

1. Verfahren zum Beschreiben und/oder Löschen eines flash-EPROMs, wobei eine Programmierbeziehungsweise Löschspannung einer Lesespannung des flash-EPROMs entspricht, und zum Unterscheiden der Programmierbeziehungsweise Löschspannung von der Lesespannung Programmierbeziehungsweise Löschalgorithmen mit definierten Adressen und definierten Daten in einer definierten Reihenfolge abzuarbeiten sind, **dadurch gekennzeichnet**, daß die Programmierbeziehungsweise Löschalgorithmen in einem flüchtigen Speicher verlagert werden.
2. Verfahren nach Anspruch 1, **dadurch gekennzeichnet**, daß eine Aktivierung des flüchtigen Speichers ausschließlich durch ein externes Programmiergerät erfolgt.
3. Verfahren nach einem der vorhergehenden Ansprüche, **dadurch gekennzeichnet**, daß eine Übergabe der den Programmierbeziehungsweise Löschalgorithmen zugeordneten Adressinformatio-

40

45

50

55

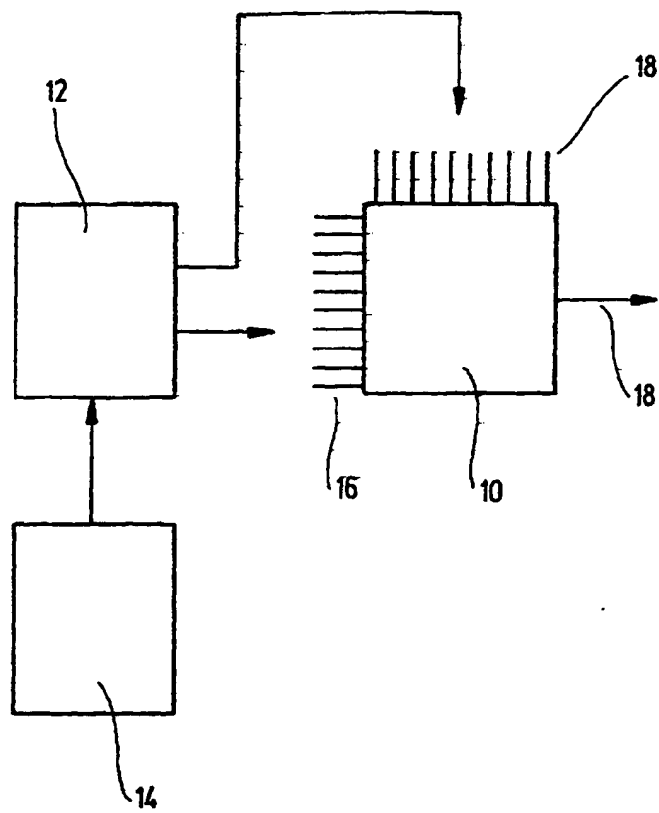


Fig.